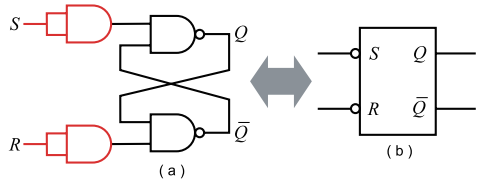
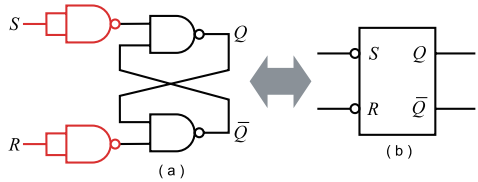
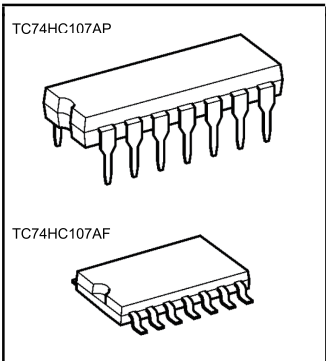
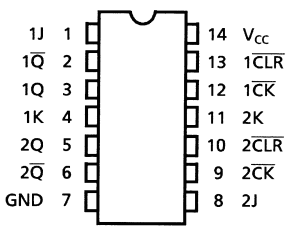
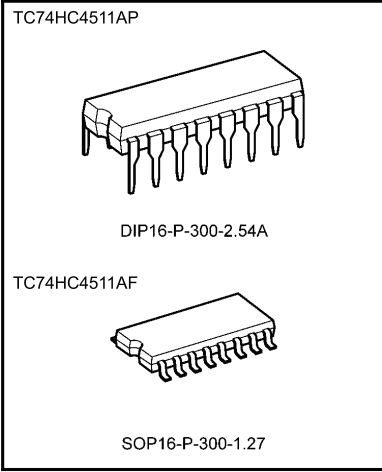
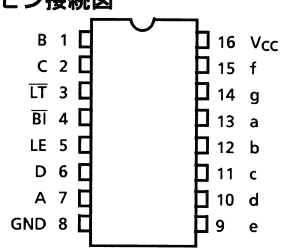


ページ	誤	正
P19	<p>図62 RSフリップ・フロップ回路変形① S, RのAND記号は間違い NAND記号が正しい</p> 	
P19	<p>下から7行目</p> <p>D-FFの出力端子<u>Q</u>を,</p>	<p>D-FFの出力端子<u>Q̄</u>を,</p>
P30	<p>図76 データシート内 上から4行目</p> <p>Dual JK Flip-Flop with Clear</p>	<p>Dual J-K Flip-Flop with Clear</p>
P37	<p>図87 データシート内 上から4行目</p> <p>BCD-to-7 Segment Latch/Decoder/Driver</p>	<p>BCD-to-7 Segment Latch/Decoder/Driver</p>
P37	<p>TC4511データシートの図 間違い</p>  <p>ピン接続図</p>  <p>(TOP VIEW)</p>	 <p>ピン接続図</p>  <p>(TOP VIEW)</p>
P39	<p>図89 下から1行目</p> <p>*: Don't care</p>	<p>*: Don't care</p>
P41	<p>図93 上から1行目</p> <p>Test Circuits and Waveforms</p>	<p>Test Circuits and Waveforms</p>

