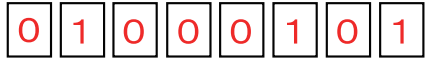
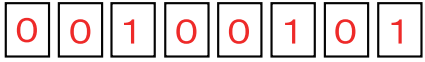




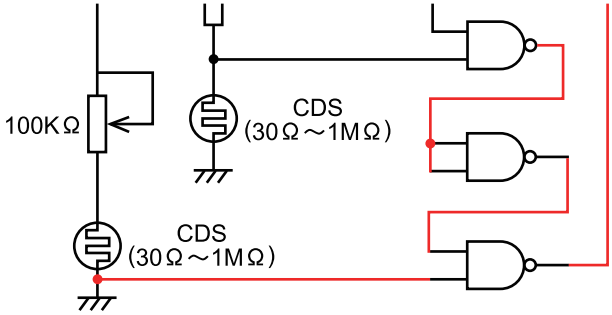
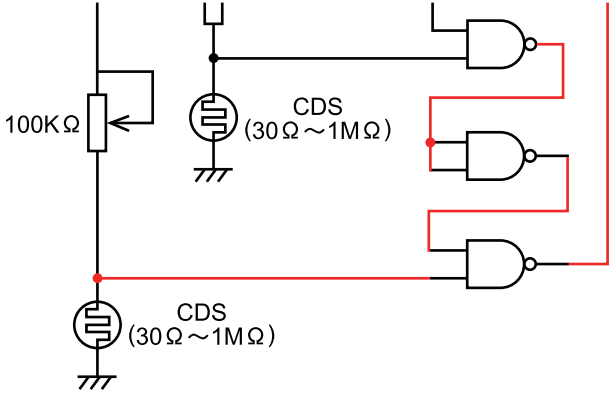


ページ	誤	正
P10	最上部のタイトル VR(可変抵抗器)をつないでみよう	論理記号と真理値表
P10	解答1 ② 10進数の「37」は 	② 10進数の「37」は 
P11	VR(可変抵抗器)をつないでみよう	デジタル IC 実験回路① TC74HC04AP
P17	下図表のタイトル 	
P26	下から11行目 このときコンデンサを介してPIN4も一気に・・・	このときコンデンサを介してPIN1も一気に・・・
P30		
P33	一番下のNANDの結線位置 	
P37	図44 3入力NORの変換 (c) $\overline{A+B+C} = \underline{\overline{A} + \overline{B} + \overline{C}}$	(c) $\overline{A+B+C} = \underline{\overline{A} \cdot \overline{B} \cdot \overline{C}}$
P42 P43	3ヶ所 